

**Analog Sum:** Ausgang für die Summe aus dem abgeschwächten Signal von "+In", dem abgeschwächten und invertierten Signal von "-In" und der Offsetspannung (die positiv oder negativ sein kann).

**Inv. Cmp. Out:** Invertiertes Gatesignal (d.h. positiv, wenn "Cmp. Out" = 0 V und 0, wenn "Cmp. Out" positiv ist).

**Cmp. Out:** Gateausgang, der eine positive Spannung ausgibt, sobald die interne Summe (siehe zuvor bei "Analog Sum") größer als 0 V ist. Das Gatesignal ist 0 V, wenn die interne Summe kleiner oder gleich 0 V ist.

