

**EOA:** Gate-Ausgang, der eine positive Spannung ausgibt, sobald die Attack-Phase beendet ist. Das Gate-Signal endet beim Start der Release-Phase.

**EOR:** Gate-Ausgang, der eine positive Spannung ausgibt, sobald die Release-Phase beendet ist. Das Gate-Signal endet beim Ende der Attack-Phase.

**Inv. Out:** Invertierter Ausgang für die Hüllkurvenspannung - ohne dazwischen geschaltetem VCA (d.h. fixer Minimalwert beim Ende der Attack-Phase von ca. -7V).

**Var. Out:** Normaler (positiver) Ausgang der Hüllkurvenspannung nach dem VCA. Eine Steuerspannung von ca. 5V am Eingang „Lev. CV“ führt zu einer Verstärkung von 1 (d.h. Maximalspannung von +7V). Höhere Steuerspannungen führen bis zu maximal +12V, danach setzt Clipping ein (d.h. der Spannungsverlauf wird bei 12 V einfach abgeschnitten).

**Fixed Out:** Normaler (positiver) Ausgang der Hüllkurvenspannung ohne dazwischen geschaltetem VCA (d.h. fixer Maximalwert beim Ende der Attack-Phase von ca. +7V).

