

Clk Out: Ausgang für das Clocksignal des internen Hochfrequenzoszillators, z.B. zum Synchronisieren von BBDs.

Output 1 und 2: Audioausgänge für zwei unabhängige Mischungen der einzelnen Taps des BBDs mit dem Originalsignal. Beide Ausgänge sind mit 2 Buchsen (Mini-Multiple) ausgestattet, um die Signale mehrfach weiter zu verarbeiten.



Single Outputs: Audio-Ausgänge für die einzelnen Taps des BBDs nach 3328, 2790, 1726, 1194, 662 oder 396 »Stages«.

CV Out: Steuerspannungsausgang, der die Summe von manueller Reglerstellung »Delay« und den beiden Eingängen »CV1« und »CV2« ausgibt. Die Spannung entspricht (mit ungefähr 1 V / Oktave) der Frequenz des HF-Oszillators.