

**Eingang 1 bis 3 des Logik-Teilmoduls:** Die Trigger- / Gate-Eingänge werden mit den drei logischen Funktionen »AND«, »OR« und »XOR« verknüpft, das Ergebnis liegt an der jeweiligen Ausgangsbuchse als Gatesignal an. Die Eingänge des zweiten Logik-Teilmoduls darunter arbeiten identisch.

**Eingang des Inverter-Teilmoduls:** Die hier angelegten Trigger- / Gatesignale werden logisch invertiert. Der Eingang des zweiten Inverter-Teilmoduls darunter arbeitet identisch.

